

## 概要

DC 4~20mA的2线制变送器使用电源, 信号-电源之间隔离, 变换器侧面备有短路保护电路。薄型构造2输出的隔离配电器。

## 型式编码

型式 \_\_\_\_\_ MS3737LC-□

电源 \_\_\_\_\_

A: AC 85 ~ 264V P: DC 90 ~ 121V

输入信号 : 4~20mA DC 各种2线制变送器

第1输出信号

1~5V DC

第2输出信号

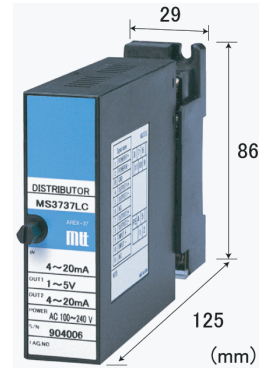
4~20mA DC

／ H : 聚氨酯涂层

## 订货时指定事项

- 型式编码  
(例)MS3737LC-A

|       |    |
|-------|----|
| 其他指定例 | 指令 |
| •RoHS |    |



## 方法

## ● 电源部分

|       |   |         |
|-------|---|---------|
| 电源敏感性 | AC85~264V(47~63Hz 定格100V、240V)<br>DC90~121V(定格 110V)<br>各电源电压对应量程的±0.1%以内 |         |
| 电源保险丝 | 160mA   |         |
| 最大消费量 | AC100V  | DC110V  |
| 电 源   | 3.0VA 以下  | 15mA 以下 |

## ● 输入部分

|         |   |
|---------|---|
| 输入信号    | 各种2线制变送器 4~20mA DC  |
| 输入电阻    | 250Ω  |
| 变送器电源电压 | 输出电压:25V(TYP)/无负载时~<br>18V(TYP)<br>/输入100%时<br>最大电流:25mA(TYP) |

短路时极限电流 26mA(TYP)  
允许短路时间 无限

\* 当变送器电源作为传感器电源使用时, 传感器应连接在端子 INPUT(+)到OUTPUT(-)之间, 而OUT2±应保持开路

## ● 输出部分

|        |                                |
|--------|--------------------------------|
| 输出信号   | 第1输出:1~5V DC<br>第2输出:4~20mA DC |
| 允许负荷电阻 | 第1输出:250kΩ以上<br>第2输出:10Ω以下     |

● 标准性能

|          |   |
|----------|---|
| 变换精度     | ±0.1%以内   |
| 温度特性     | 每10℃温度变化影响满度的±0.03%以内   |
| 信号绝缘     | [输入, 第1输出, 第2输出]-电源-大地各間絶縁  |
| 绝缘电阻     | 100MΩ以上(@500V DC)<br>[输入, 第1输出, 第2输出]-[电源-大地各間]   |
| 隔离强度     | [输入, 第1输出, 第2输出]-[电源, 大地各間]<br>:2000V AC 遮断電流 0.5mA 1分間<br>電源-大地間<br>:2000V AC 遮断電流 5mA 1分間 |
| S W C 措施 | ANSI/IEEE C37.90.1-1989   |
| 动作环境     | 温度: -5~55℃<br>湿度: 5~90%RH   |
| 保存温度     | -10~60℃   |

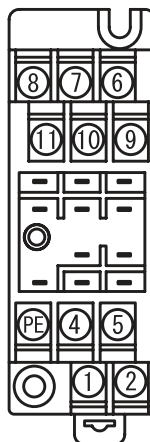
● 安装・形状

|      |                                  |
|------|----------------------------------|
| 安装方法 | 面板安装或DIN导轨安装                     |
| 接线方法 | M3.5 端子接线<br>(电源端子和信号端子都采用防脱落端子) |
| 允许扭矩 | 0.8~1[N·m]                       |
| 外形尺寸 | W29×H86×D125mm<br>螺丝设置、包括插口端子台   |
| 重量   | 本体 110g 以下、插口端子台 80g 以下          |

● 材料

|      |                 |
|------|-----------------|
| 物体本身 | ABS樹脂(UL-94V-0) |
| 插口   | ABS樹脂(UL-94V-0) |
| 端子螺丝 | 铁/镍             |
| 端子插口 |                 |
| 表面处理 | 0.2μm/镀金        |
| 底板   | (FR-4:UL-94V-0) |

端子配制图、信号布局



|    |            |       |
|----|------------|-------|
| ①  | P(+)       | POWER |
| ②  | N(-)       |       |
| PE | GND        |       |
| ④  | + OUTPUT 1 |       |
| ⑤  | - OUTPUT 1 |       |
| ⑥  | N. C       |       |
| ⑦  | + OUTPUT 2 |       |
| ⑧  | - OUTPUT 2 |       |
| ⑨  | + INPUT    |       |
| ⑩  | - INPUT    |       |
| ⑪  | N. C       |       |

原理图

